

PATENT

Docket No.: 1232-4650

IN THE UNITED STATES PATENT AND TRADEMARK OFFICE

Applicant(s)

Kiyoshi KANEKO et al.

Serial No.

09/677,509

Group Art Unit: 2622

Filed

October 2, 2000

For

IMAGE READING APPARATUS AND METHOD AND STORAGE

МЕДПІМ

RECEIVED

COMMISSIONER FOR PATENTS

Washington, D.C. 20231

FEB 0 5 2001

Technology Center 2600

CLAIM TO CONVENTION PRIORITY

Sir:

In the matter of the above-identified application and under the provisions of 35 U.S.C. §119 and 37 C.F.R. §1.55 applicant claims the benefit of the following prior applications:

Application Filed In:

Japan

Application Filed In:

Japan

Serial No.:

11-285942

Serial No.:

2000-261617

Filing Date:

October 6, 1999

Filing Date:

August 30, 2000

1. **[X]**

Pursuant to the Claim to Priority, applicant submits duly certified copies of said

foreign applications.

2. []

A duly certified copy of said foreign application is in the file of application Serial

No. ____, filed ______

Respectfully submitted,

MORGAN & FINNEGAN

Dated: January 24, 2001

Defer N Fill

Registration No. 38,876

CORRESPONDENCE ADDRESS:

MORGAN & FINNEGAN, L.L.P.

345 Park Avenue

New York, New York 10154

(212) 758-4800 Telephone

(212) 751-6849 Telecopier

598096 v.1





Docket No.: 1232-4650

IN THE UNITED STATES PATENT AND TRADEMARK OFFICE

Applicant(s)

Kiyoshi KANEKO et al.

Serial No.

09/677,509

Group Art Unit: 2622

Filed

October 2, 2000

For

IMAGE READING APPARATUS AND METHOD AND STORAGE

MEDIUM

CERTIFICATE OF MAILING (37 C.F.R. §1.8a)

RECEIVED

COMMISSIONER FOR PATENTS Washington, D.C. 20231

FEB 0 5 2001

Sir:

Technology Center 2600

I hereby certify that the attached <u>Claim to Convention Priority</u>; <u>Certified Copies of Priority</u> <u>Documents 11-285942 and 2000-261617</u>; and return receipt postcard (along with any paper(s) referred to as being attached or enclosed) and this Certificate of Mailing are being deposited with the United States Postal Service on the date shown below with sufficient postage as first-class mail in an envelope addressed to the: Commissioner for Patents, Washington, D.C. 20231.

Respectfully submitted,

MORGAN & FINNEGAN, L.L.P.

Dated: January 24, 2001

y. ______

Annalisa Leone

CORRESPONDENCE ADDRESS: MORGAN & FINNEGAN, L.L.P. 345 Park Avenue New York, New York 10154 (212) 758-4800 Telephone (212) 751-6849 Telecopier

(translation of the front page of the priority document of RECEIVED Technology Center 2600

This is to certify that the annexed is a true copy of the following application as filed with this Office.

Date of Application:October 6, 1999

Application Number: Patent Application 11-285942

Applicant(s) : Canon Kabushiki Kaisha

RECEIVED

FFB 0 5 2001

October 27, 2000

Technology Center 2600

Commissioner,

Patent Office

Kouzo OIKAWA

Certification Number 2000-3089090



本国特許庁

PATENT OFFICE
JAPANESE GOVERNMENT

別紙添付の書類に記載されている事項は下記の出願書類に記載されている事項と同一であることを証明する。

This is to certify that the annexed is a true copy of the following application as filed with this Office.

出 願 年 月 日 Date of Application:

1999年10月 6日

出 顧 番 号 Application Number:

平成11年特許願第285942号

出 顧 人 applicant (s):

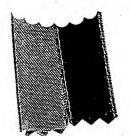
キヤノン株式会社

RECEIVED

FEB 0 5 2001

Technology Center 2600

CERTIFIED COPY OF PRIORITY DOCUMENT



2000年10月27日

特許庁長官 Commissioner, Patent Office





【書類名】 特許願

【整理番号】 4067025

【提出日】 平成11年10月 6日

【あて先】 特許庁長官殿

【国際特許分類】 H04N 1/04

【発明の名称】 画像読取装置および方法

【請求項の数】 10

【発明者】

【住所又は居所】 東京都大田区下丸子3丁目30番2号 キヤノン株式会

社内

【氏名】 兼子 潔

【発明者】

【住所又は居所】 東京都大田区下丸子3丁目30番2号 キヤノン株式会

社内

【氏名】 仲谷 明彦

【発明者】

【住所又は居所】 東京都大田区下丸子3丁目30番2号 キヤノン株式会

社内

【氏名】 山本 忠

【特許出願人】

【識別番号】 000001007

【氏名又は名称】 キヤノン株式会社

【代表者】 御手洗 富士夫

【代理人】

【識別番号】 100081880

【弁理士】

【氏名又は名称】 渡部 敏彦

【電話番号】 03(3580)8464

【手数料の表示】

【予納台帳番号】 007065

【納付金額】

21,000円

【提出物件の目録】

【物件名】

明細書 1

【物件名】

図面 1

【物件名】

要約書 1

【包括委任状番号】 9703713

【プルーフの要否】 要

【書類名】 明細書

【発明の名称】 画像読取装置および方法

【特許請求の範囲】

【請求項1】 画像を読み取って取得された読取データと基準画像を読み取って取得された基準データとの差を画像データとして出力する画像読取装置において、

前記画像の読み取り時の解像度を設定する解像度設定手段と、

該設定された解像度に応じた数の前記読取データを取得する読取データ取得手 段と、

前記画像データを出力させるための出力クロックを前記画像の読み取り時に発生する出力クロック発生手段と、

前記基準画像を読み取って前記基準データを取得する時に前記出力クロックの ダミークロックを発生するダミークロック発生手段と、

前記画像を読み取って読取データを出力する期間、前記出力クロックのタイミングと前記ダミークロックのタイミングとを合わせるタイミング設定手段とを備えたことを特徴とする画像読取装置。

【請求項2】 前記タイミング設定手段は、前記画像データの出力ビット数を変更する出力ビット数変更手段を備え、

該出力ビット数を変更して前記出力クロックのタイミングと前記ダミークロックのタイミングとを合わせることを特徴とする請求項1記載の画像読取装置。

【請求項3】 前記出力ビット変更手段は、シリアル出力形式の1ビット、 およびパラレル出力形式の2の整数乗のビット数に変更可能であることを特徴と する請求項2記載の画像読取装置。

【請求項4】 前記タイミング設定手段は、前記出力クロックの周波数を変更する出力クロック周波数変更手段を備え、

該出力クロックの周波数を変更して前記出力クロックのタイミングと前記ダミークロックのタイミングとを合わせることを特徴とする請求項1記載の画像読取装置。

【請求項5】 前記タイミング設定手段は、前記画像を読み取るセンサの駆

動周波数を変更する駆動周波数変更手段を備え、

該駆動周波数を変更して前記出力クロックのタイミングと前記ダミークロック のタイミングとを合わせることを特徴とする請求項1記載の画像読取装置。

【請求項6】 前記読取データ取得手段は、前記出力クロックのタイミングと前記ダミークロックのタイミングとが合わない部分を、前記読取データとして取得しないことを特徴とする請求項1記載の画像読取装置。

【請求項7】 記録装置に記録ヘッドと交換自在に装着される画像読取装置であって、

前記記録装置に装着された原稿の画像を読み取る画像読取手段と、

該読み取られた画像データをシリアル出力形式および複数のパラレル出力形式 で出力可能な出力手段と、

前記出力形式を選択する出力形式選択手段とを備えたことを特徴とする画像読取装置。

【請求項8】 記録装置に記録ヘッドと交換自在に装着される画像読取装置であって、

前記記録装置に装着された原稿の画像を読み取る画像読取手段と、

該読み取られた画像データを出力させるための出力クロックを発生するクロック発生手段と、

前記出力クロックの周波数を変更するクロック周波数変更手段とを備えたこと を特徴とする画像読取装置。

【請求項9】 記録装置に記録ヘッドと交換自在に装着される画像読取装置であって、

前記記録装置に装着された原稿の画像を読み取る画像読取手段と、

前記画像読取手段の駆動周波数を変更する駆動周波数変更手段とを備えたこと を特徴とする画像読取装置。

【請求項10】 画像を読み取って取得された読取データと基準画像を読み取って取得された基準データとの差を画像データとして出力する画像読取方法において、

前記画像の読み取り時の解像度を設定する工程と、

該設定された解像度に応じた数の前記読取データを取得する工程と、

前記画像データを出力させるための出力クロックを前記画像読み取り時に発生する工程と、

前記基準画像を読み取って前記基準データを取得する時に前記出力クロックの ダミークロックを発生する工程と、

前記画像を読み取って読取データを出力する期間、前記出力クロックのタイミングと前記ダミークロックのタイミングとを合わせる工程とを有することを特徴とする画像読取方法。

【発明の詳細な説明】

[0001]

【発明の属する技術分野】

本発明は、例えば、記録装置に記録ヘッドと交換自在に装着される画像読取装置および方法に関する。

[0002]

【従来の技術】

従来、一般的なインクジェット記録装置は、記録ヘッドを搭載した記録用のプリンタとしての機能だけを有していた。

[0003]

これに対し、記録装置のキャリッジ部に着脱自在に画像読取装置(スキャナユニット)を取り付けてスキャナ機能を併せ持つ記録装置が知られている(特公平1-20832号公報、特公平2-21712号公報、特公平2-21711号公報など参照)。

[0004]

また、画像データの出力形式として、シリアル出力、8ビットパラレル出力など、1つの出力形式で出力する画像読取装置が用いられていた。

[0005]

【発明が解決しようとする課題】

しかしながら、1つの出力形式しか有していない従来の画像読取装置では、解 像度毎に読取データ量などが異なる場合、処理スピード、この処理スピードに伴

う消費電力、ノイズ除去効果などに対する自由度がなく、高精度な画像の読み取 りを行うことができなかった。

[0006]

具体的には、センサが必要とする蓄積時間に読み取った画像データをデジタルデータとして送信しなければならないが、消費電力、処理スピード、ノイズ防止などに対して最適な組み合わせを選択することができないので、煩雑な制御処理を行うことになり、処理スピードが遅くなってしまっていた。

[0007]

さらに、センサ出力としてのアナログ信号に重畳するデジタル信号処理系のノイズ、いわゆるアナログ・デジタル信号混在回路におけるデジタル信号処理系のノイズ(固定ノイズ)の処理が困難であり、高精度な画像の読み取りを行うことができなかった。

[0008]

そこで、本発明は、アナログ信号の有効部分に重畳するデジタル信号処理系の ノイズを相殺することで、高精度でS/N比の高い、高品位な画像の読み取りを 行うことができる画像読取装置および方法を提供することを目的とする。

[0009]

【課題を解決するための手段】

上記目的を達成するために、本発明の請求項1に記載の画像読取装置は、画像を読み取って取得された読取データと基準画像を読み取って取得された基準データとの差を画像データとして出力する画像読取装置において、前記画像の読み取り時の解像度を設定する解像度設定手段と、該設定された解像度に応じた数の前記読取データを取得する読取データ取得手段と、前記画像データを出力させるための出力クロックを前記画像の読み取り時に発生する出力クロック発生手段と、前記基準画像を読み取って前記基準データを取得する時に前記出力クロックのダミークロックを発生するダミークロック発生手段と、前記画像を読み取って読取データを出力する期間、前記出力クロックのタイミングと前記ダミークロックのタイミングとを合わせるタイミング設定手段とを備えたことを特徴とする。

[0010]

請求項2に記載の画像読取装置では、請求項1に係る画像読取装置において、 前記タイミング設定手段は、前記画像データの出力ビット数を変更する出力ビット数変更手段を備え、該出力ビット数を変更して前記出力クロックのタイミング と前記ダミークロックのタイミングとを合わせることを特徴とする。

[0011]

請求項3に記載の画像読取装置では、請求項2に係る画像読取装置において、 前記出力ビット変更手段は、シリアル出力形式の1ビット、およびパラレル出力 形式の2の整数乗のビット数に変更可能であることを特徴とする。

[0012]

請求項4に記載の画像読取装置では、請求項1に係る画像読取装置において、 前記タイミング設定手段は、前記出力クロックの周波数を変更する出力クロック 周波数変更手段を備え、該出力クロックの周波数を変更して前記出力クロックの タイミングと前記ダミークロックのタイミングとを合わせることを特徴とする。

[0013]

請求項5に記載の画像読取装置では、請求項1に係る画像読取装置において、 前記タイミング設定手段は、前記画像を読み取るセンサの駆動周波数を変更する 駆動周波数変更手段を備え、該駆動周波数を変更して前記出力クロックのタイミ ングと前記ダミークロックのタイミングとを合わせることを特徴とする。

[0014]

請求項6に記載の画像読取装置では、請求項1に係る画像読取装置において、 前記読取データ取得手段は、前記出力クロックのタイミングと前記ダミークロッ クのタイミングとが合わない部分を、前記読取データとして取得しないことを特 徴とする。

[0015]

請求項7に記載の画像読取装置は、記録装置に記録ヘッドと交換自在に装着される画像読取装置であって、前記記録装置に装着された原稿の画像を読み取る画像読取手段と、該読み取られた画像データをシリアル出力形式および複数のパラレル出力形式で出力可能な出力手段と、前記出力形式を選択する出力形式選択手段とを備えたことを特徴とする。

[0016]

請求項8に記載の画像読取装置は、記録装置に記録ヘッドと交換自在に装着される画像読取装置であって、前記記録装置に装着された原稿の画像を読み取る画像読取手段と、該読み取られた画像データを出力させるための出力クロックを発生するクロック発生手段と、前記出力クロックの周波数を変更するクロック周波数変更手段とを備えたことを特徴とする。

[0017]

請求項9に記載の画像読取装置は、記録装置に記録ヘッドと交換自在に装着される画像読取装置であって、前記記録装置に装着された原稿の画像を読み取る画像読取手段と、前記画像読取手段の駆動周波数を変更する駆動周波数変更手段とを備えたことを特徴とする。

[0018]

請求項10に記載の画像読取方法は、画像を読み取って取得された読取データと基準画像を読み取って取得された基準データとの差を画像データとして出力する画像読取方法において、前記画像の読み取り時の解像度を設定する工程と、該設定された解像度に応じた数の前記読取データを取得する工程と、前記画像データを出力させるための出力クロックを前記画像読み取り時に発生する工程と、前記基準画像を読み取って前記基準データを取得する時に前記出力クロックのダミークロックを発生する工程と、前記画像を読み取って読取データを出力する期間、前記出力クロックのタイミングと前記ダミークロックのタイミングとを合わせる工程とを有することを特徴とする。

[0019]

【発明の実施の形態】

本発明の画像読取装置および方法の実施の形態について説明する。本実施の形態における画像読取装置は記録ヘッドと交換自在に装着されるインクジェットプリンタに適用される。

[0020]

[第1の実施形態]

図1はインクジェットプリンタの構成を示すブロック図である。このインクジ

ェットプリンタは、インターフェース10を介してホストコンピュータ11に接続された装置本体4、ヘッド接続部2に交換自在に接続される記録ヘッド1およびスキャナユニット16を有する。

[0021]

装置本体4には、ヘッド接続部2、ヘッド接続線3、コントローラ5、モータドライバ6、7、演算制御部8、センサ9、インターフェース(I/F)10、CRモータ12、LFモータ14、A/D変換器24、メモリ25などが設けられている。

[0022]

スキャナユニット16には、光源17、センサ18、増幅器19、A/D変換器20、画像処理IC21および発振子26が設けられている。

[0023]

このような構成を有するインクジェットプリンタでは、文字、画像などの記録データは、ホストコンピュータ11からインターフェース(I/F)10を通じて、ホストコンピュータ11および演算制御部8の制御を受けながら転送される。コントローラ5は、記録データを受けると、記録ヘッド1で記録紙(図示せず)に記録すべくデータに加工する。さらに、コントローラ5は、演算制御部8の制御を受けつつ、ヘッド接続線3およびヘッド接続部2を介して記録ヘッド1に記録データを送り、記録ヘッド1により文字、画像などを記録紙に記録する。

[0024]

図2は印字機構部の要部の構成を示す図である。円筒体15はプラテンであり、記録紙を添接して演算制御部8、コントローラ5およびモータドライバ6により制御される駆動機構(図示せず)により回転し、記録紙を送るとともに記録紙を支持する記録台となる。

[0025]

プラテン15の円周面に近接して配置されたキャリッジ13は、プラテン15 の軸方向に沿って移動自在に配置されている。キャリッジ13は、記録時に記録 ヘッド1を、画像読み取り時に後述するスキャナユニット(画像読取装置)16 を搭載し、それらを記録紙や画像読み取り用の原稿の面に沿って搬送する。キャ

リッジ13の移動は、演算制御部8、コントローラ5およびモータドライバ7に よって制御されるキャリッジ駆動機構部(図示せず)により行われる。

[0026]

また、センサ9によって記録紙あるいは画像読み取り用の原稿が紙置き台(図示せず)にセットされているか否か、さらには、キャリッジ13がスタートポジションにあるか否かなどが検出される。このような印字機構部を用いて記録が行われる。

[0027]

つぎに、本装置(インクジェットプリンタ)が画像読取装置として、動作する場合、スキャナユニット16が原稿(図示せず)に対して、記録時における記録 ヘッド1の動きと同様な動きで画像読み取り走査(スキャン)を行う。

[0028]

スキャナユニット16内の光源17により原稿を照射し、光電変換特性を有するセンサ18により文字、画像などの反射光を検出する。センサ18によって検出された画像信号を増幅器19によってアナログ/デジタル変換器20で扱える最適なレベルまで増幅し、A/D変換器20に入力する。A/D変換器20によって変換されたデジタルデータは、画像処理IC21によってシェーディング補正(不均一補正)、2値化などの補正あるいは画像処理が行われ、画像データとして装置本体4に転送される。

[0029]

このデータ転送は、記録時の記録データの流れとは、逆の経路を通ってホストコンピュータ11に送られることになる。つまり、画像処理IC21からヘッド接続部2、ヘッド接続線3、コントローラ5、インターフェース10を通じてホストコンピュータ11に画像データが送り込まれる。このとき、コントローラ5は、画像処理IC21から受けた画像データをインターフェース10で送り易い形式、あるいはホストコンピュータ11で扱い易い形式に変換して、演算制御部8の制御を受けながら転送する。

[0030]

画像の読み取り時、印字機構部は記録時とほとんど同様の動作を行う。すなわ

ち、画像読み取り用の原稿をプラテン15に添接し、記録時と同様にプラテン15は駆動機構(図示せず)により回転して原稿を送るとともに、原稿を支持する原稿台となる。そして、スキャナユニット16を搭載したキャリッジ13は、画像読み取り用の原稿の面に沿ってスキャナユニット16を搬送し、画像を読み取る。キャリッジ13の移動は、記録時と同様に、キャリッジ駆動機構部(図示せず)により行われる。また、センサ9は、前述した動作と同様に動作する。このように、画像読み取り動作時も、印字機構部は記録動作時と同様の動きをする。

[0031]

図3は画像読み取り動作時の各部の信号の変化を示すタイミングチャートである。画像読み取り時、装置本体4から供給され、読取周期および蓄積時間を設定するLNST信号30は各ブロックの動作の時間的な基準信号になる。

[0032]

このLNST信号30は、装置本体4内の演算制御部8およびコントローラ5により生成され、ヘッド接続部2を通じて画像処理IC21に入力される。画像処理IC21は発振子26を有しており、スキャナユニット16内のロジック的な動きは全て発振子26のクロックに同期して動作する。つまり、画像処理IC21に入力されたLNST信号30は発振子26のクロックと同期し、画像処理IC21でセンサ18駆動用の信号 φROG31が生成される。

[0033]

これと同時に、画像処理IC21はセンサ18の駆動用のクロックφ C L K 3 2を生成し、信号φ R O G 3 1 と一緒にセンサ18に送出する。クロックφ C L K 3 2と信号φ R O G 3 1 は同期しており、信号φ R O G 3 1 の周期でセンサ1 8 は、例えば白色の画像を読み取り、そのセンサ出力信号 3 3 を出力する。センサ出力信号 3 3 の図中 S 0 部分は、蓄積時間 T 0 でセンサ 1 8 に読み込まれた情報の信号である。このセンサ出力信号 3 3 はクロックφ C L K 3 2 の 1 クロック分で 1 画素分の情報を出力する信号である。つまり、センサ 1 8 は 2 5 6 画素分のセンサであり、クロックφ C L K 3 2 が 1 M H z のクロックである場合、2 5 6 画素×(1 / 1 M H z) = 2 5 6 μ s e c の時間、センサ出力信号 3 3 が出力されることになる。同様に、クロックφ C L K 3 2 が 2 M H z である場合、2 5

6 画素 \times (1 \angle 2 M H z) = 1 2 8 μ s e c の時間、センサ出力信号 3 3 が出力されることになる。

[0034]

φ C L K 3 2 のクロック周波数は、演算制御部 8 からの画像処理 I C 2 1 への レジスタ設定などの指示で複数選択できるようになっている。図 4 は画像処理 I C 2 1 の一部の構成を示すブロック図である。画像処理 I C 2 1 には、D T C K クロック生成ブロック及び周波数選択ブロック 5 1、出力端子選択ブロック 5 2、レジスタブロック 5 3、センサ駆動クロック生成ブロック及び周波数選択ブロック 5 4 などが設けられている。φ C L K 3 2 のクロック周波数は、センサ駆動クロック生成ブロック及び周波数選択ブロック 5 4 などが設けられている。σ C L K 3 2 のクロック周波数は、センサ駆動クロック生成ブロック及び周波数選択ブロック 5 4 にレジスタ値の設定を指示することで選択される。

[0035]

また、センサ出力信号33は、数mV~数+mV程度のレベルのアナログ信号である。このセンサ出力信号33は、増幅器19によりアナログ信号をデジタル信号に変換するのに適正なレベルまで増幅され、A/D変換器20によりデジタルデータに変換された後、画像処理IC21に入力される。画像処理IC21では、不均一補正などの画像データ処理を施し、画像データを出力する。

[0036]

このとき、画像処理IC21からの出力形式として、シリアル出力形式としての1ビット出力、およびパラレル出力形式としての2ビット出力、4ビット出力、8ビット出力を行えるように、画像処理IC21の出力端子には、8端子分が用意されている。

[0037]

この出力形式の選択では、演算制御部8あるいはコントローラ5を通じたレジスタ設定などの指示により、画像処理IC21に対して出力端子数を設定する。このように、複数の出力端子を適宜選択することで、データ出力1信号34の出力時間が出力端子数に応じて選択できるようになる。つまり、データ出力1信号34は1ビット出力の場合であり、2ビット出力の場合であるデータ出力2信号35を選択すると、データ出力1信号34の1/2の時間でデータ出力が済むの

である。同様に、4ビット出力を選択すると、1/4の時間、8ビット出力を選択すると、1/8の時間しかデータ出力に時間かからなくなる。

[0038]

また、データ出力におけるクロックDTCK36についても、クロック周波数が複数選択できるようにされている。すなわち、クロックDTCK36は、データ出力のデータ量に応じたクロック数分出力されるクロックであるが、データ出力1信号34に対するクロックDTCK36が、例えば2MHzの周波数で出力できるクロックである場合、クロック周波数を4MHzにすると、クロックDTCK37のように1/2の時間でデータ転送が可能になる。

[0039]

このクロック周波数の選択および設定も、データ出力端子の選択および設定と 同様に、演算制御部8あるいはコントローラ5を通じたレジスタ設定などの指示 により、画像処理IC21のDTCKクロック生成ブロック及び周波数選択ブロック51に対して行われる。

[0040]

つぎに、白補正板などから基準データ(基準画像の読取データ)を取得する動作時のデータ出力について説明する。例えば、基準データ取得時、白補正板などの基準画像を読み取ると、取得した基準データは画像処理IC21内の基準データ用メモリ(図示せず)に直接格納される。つまり、基準データの読み取り時、データ出力端子などの出力には、データ出力やデータ出力クロックDTCKが必要とされない。したがって、取得した基準データを読み出したい場合、基準データ用メモリから読み出すことになる。

[0041]

ところが、前述したように、センサ出力信号33は数mV~数十mV程度の出力電圧しかないアナログ信号であり、外乱の影響を受けやすくなっている。特に、データ出力とデータ出力用クロックDTCKが発生するスパイク的なノイズが電源系統やグランド系統にノイズとして影響し、センサ出力信号33の出力波形に重畳する。そして、このノイズそのものを除去することはかなり困難であることも判っている。

[0042]

そこで、このようなノイズの影響をなくすために、基準データ取得時にも、通常の画像読取時と同じように、データ出力用クロックDTCKを擬似的にダミークロックとして出力する構成とした。このように、画像読取時と同じように、基準データ読取時にもほぼ同じノイズをセンサ出力信号33に重畳させることで、データ出力用クロックDTCKによるスパイク的なノイズ(固定ノイズ)を相殺する(除去する)のである。

[0043]

つまり、通常の画像読取データは、基準データ時のセンサ出力33のレベルと画像読取時のセンサ出力33のレベルとの差がどれだけあるかを表現したもの(画像処理IC21での不均一補正など)になるので、少なくともデータ出力用クロックDTCKによる固定的なノイズが除去された状態で画像読取データが出力される。

[0044]

このダミークロック発生は、演算制御部8から画像処理IC21内のレジスタブロック53に設定され、DTCKクロック生成ブロック及び周波数選択ブロック51からダミークロックが出力される。

[0045]

このように、データ出力ビット数が選択できる構成であること、データクロック周波数が選択できる構成であること、センサ駆動周波数が選択できる構成であること、および基準データ取得時にダミークロックが発生できる構成であることにより、センサ18からの出力信号に重畳してしまうデジタル系のデータおよびデータクロック系の固定ノイズを除去する方法について説明する。

[0046]

この固定ノイズの除去方法については、基準データ取得時にダミークロックが 発生できる構成の説明で、ある程度説明してあるが、改めて説明する。図5はデータ出力時の各部の信号の変化を示すタイミングチャートである。

[0047]

センサ出力信号33の出力時間Tsに対し、信号出力タイミングとして画像読

取データ出力時間Td内の同じタイミングで出力する時間Tsdが生じる。この時間Tsd内のセンサ出力信号33にディジタル系のデータおよびデータクロック系の固定ノイズが重畳してしまう。

[0048]

ここで、基準データ取得時にも、センサ出力信号33に対して、ディジタル系のデータおよびデータクロック系の固定ノイズを重畳させてしまい、画像読取データ出力時に固定ノイズを相殺したデータ出力とするのである。ところが、基準データ取得時には、センサ18の全画素(256画素とする)に亘って、基準データを取得するが、画像読取時には読取解像度毎に画像読取データ数が異なってくる。例えば、本実施形態では、センサ18と光学系の構成は720dpiを基本解像度としているので、360dpi、180dpi、90dpiなどの縮小解像度を得る場合、720dpiの読取データから画像処理IC21で画素データ間の平均化処理をすることで実現する。

[0049]

このとき、読取1周期における各解像度の画像データ数は、例えば、多値データを8ビットとすると、

720dpiのとき、256画素×8ビット=2048データ

360dpiのとき、256画素×(1/2)×8ビット=1024データ

180dpiのとき、256画素×(1/4)×8ビット= 512データ

90dpiのとき、256画素×(1/8)×8ビット= 256データとなる。解像度によっては、基準データ取得時のデータ数と大きく異なる場合が生じ、基準データ取得時のダミークロック出力タイミングと画像読取時のデータ出力タイミングとが合わなくなってしまうことが生じる(図5参照)。

[0050]

このタイミングを合わせるために、第1の方法として、データ出力端子の端子数の選択を行い、シリアル出力形式の1ビット出力を使用したときの時間に対し、パラレル出力形式の2ビット出力に設定してデータ出力時間を1/2にしたり、4ビット出力に設定してデータ出力時間を1/4にしたり、8ビット出力に設定してデータ出力時間を1/8にすることで、基準データ取得時のクロック出力

タイミングと画像読取時のデータおよびクロックの出力タイミングとを合わせた 適切なタイミングを各解像度毎に選択・設定するのである。図 6 はデータ出力端 子の端子数を選択することで各解像度毎に適切なタイミングを選択・設定する場 合における基準データ取得時のクロックの出力タイミングと画像読取時のデータ およびクロックの出力タイミングとを示すタイミングチャートである。このよう に、画像読取時、解像度毎にデータ量が違っているので、出力ビット数を選択・ 設定することで出力タイミングを合わせることができる。

[0051]

第2の方法として、データクロックの周波数を解像度毎に選択してタイミング を合わせる。例えば、

720dpiのとき、クロック周波数を8MHz

360dpiのとき、クロック周波数を4MHz

180dpiのとき、クロック周波数を2MHz

90dpiのとき、クロック周波数を1MHz

に選択することで、時間Tsdが同じタイミングとなり、基準データ取得時のクロック出力タイミングと画像読取時のクロック出力タイミングとを合わせた適切なタイミングを解像度毎に選択・設定する。図7はデータクロックの周波数を各解像度毎に選択することで適切なタイミングを解像度毎に選択・設定する場合における基準データ取得時のクロックの出力タイミングと画像読取時のデータおよびクロックの出力タイミングとを示すタイミングチャートである。

[0052]

このように、画像読取時、解像度毎にデータ量が違っているので、データ出力用クロック(DTCK)の周波数を選択・設定することで、出力タイミングを合わせることができる。このとき、基準データ取得時の基準データのクロックもダミークロックとして出力するので、画像読取時に解像度毎に選択した周波数のデータ出力用クロックを出力する。

[0053]

第3の方法として、センサ18の駆動周波数を解像度毎に変えることでタイミングを合わせる。例えば、

360d p i のとき、センサ駆動周波数を1MHz

180dpiのとき、センサ駆動周波数を2MHz

に選択・設定することで、図8に示すように、360dpiの時間Ts360と時間Td360が長く延びているが、180dpiの時間Ts180と時間Td180と同様、どちらも時間Tsdが同じタイミングとなり、基準データ取得時のクロック出力タイミングと画像読取時のクロック出力タイミングとを合わせた、適切なタイミングとなるように、解像度毎にセンサ駆動周波数を選択・設定する。図8はセンサ18の駆動周波数を解像度毎に変えることで適切なタイミングとなるように、解像度毎にセンサ駆動周波数を選択・設定する場合における基準データ取得時のクロック出力タイミングと画像読取時のクロック出力タイミングとを示すタイミングチャートである。

[0054]

このように、第1、第2、第3の方法を用い、消費電力、ノイズ除去率、放射 ノイズ発生状況などを考慮した適切な組み合わせを解像度毎に選択・設定するこ とで、高精度かつ高品位な画像読み取りを行うことができる。

[0055]

[第2の実施形態]

第2の実施形態では、デジタル信号処理系のノイズが相殺できない場合を示す。すなわち、装置のスペース、コストなどの都合でデータ出力端子数が制約を受け、1ビット出力しか設けられなかった場合など、第1の実施形態で示した手段を講ずることができない場合、図9に示すように、センサ出力信号33に対する時間Tsdのタイミングが取りきれないことが生じる。図9はセンサ出力信号33に対する時間Tsdのタイミングが取りきれない場合の各部の信号の変化を示すタイミングチャートである。

[0056]

図中、期間Tnsdでは、基準データクロックのノイズだけがデジタル信号処理系のノイズになってしまい、画像読取時のクロックノイズと基準データ取得時のダミークロックとが相殺できない部分が存在してしまうことになる。

[0057]

しかし、このノイズが相殺できない期間Tnsdの画像読取データを出力データとして使用しない、つまり無効データとして処理し、ノイズが相殺された部分だけを最終的な画像データとすることにより、ノイズが相殺された高精度かつS/N比の高い画像読み取りを実現することができる。このような無効データの処理は、装置本体4内の演算制御部8およびコントローラ5により処理される。

[0058]

【発明の効果】

本発明によれば、アナログ信号の有効部分に重畳するデジタル信号処理系のノイズを相殺することで、高精度でS/N比の高い、高品位な画像の読み取りを行うことができる。また、省エネルギ、放射ノイズ低減などを図ることができる。

【図面の簡単な説明】

【図1】

インクジェットプリンタの構成を示すブロック図である。

【図2】

印字機構部の要部の構成を示す図である。

【図3】

画像読み取り動作時の各部の信号の変化を示すタイミングチャートである。

【図4】

画像処理IC21の一部の構成を示すブロック図である。

【図5】

データ出力時の各部の信号の変化を示すタイミングチャートである。

【図6】

データ出力端子の端子数を選択することで各解像度毎に適切なタイミングを選択・設定する場合における基準データ取得時のクロックの出力タイミングと画像 読取時のデータおよびクロックの出力タイミングとを示すタイミングチャートである。

【図7】

データクロックの周波数を各解像度毎に選択することで適切なタイミングを解 像度毎に選択・設定する場合における基準データ取得時のクロックの出力タイミ

ングと画像読取時のデータおよびクロックの出力タイミングとを示すタイミング チャートである。

【図8】

センサ18の駆動周波数を解像度毎に変えることで適切なタイミングとなるように、解像度毎にセンサ駆動周波数を選択・設定する場合における基準データ取得時のクロック出力タイミングと画像読取時のクロック出力タイミングとを示すタイミングチャートである。

【図9】

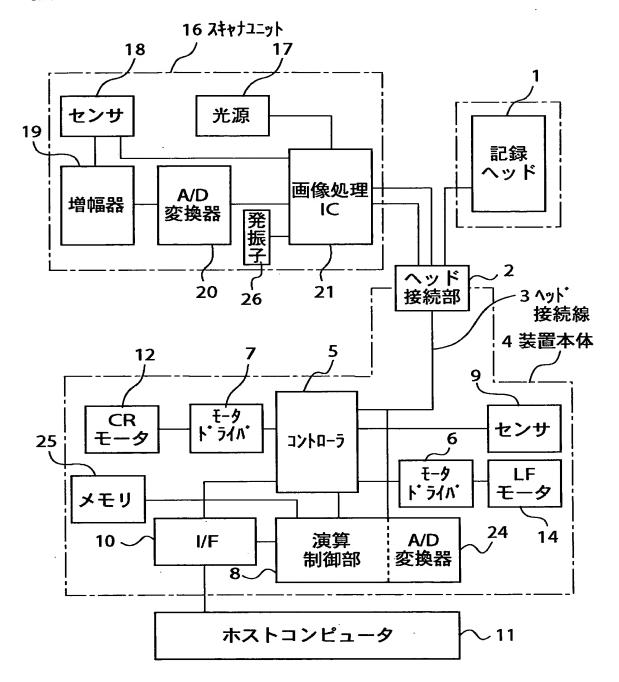
センサ出力信号33に対する時間Tsdのタイミングが取りきれない場合の各部の信号の変化を示すタイミングチャートである。

【符号の説明】

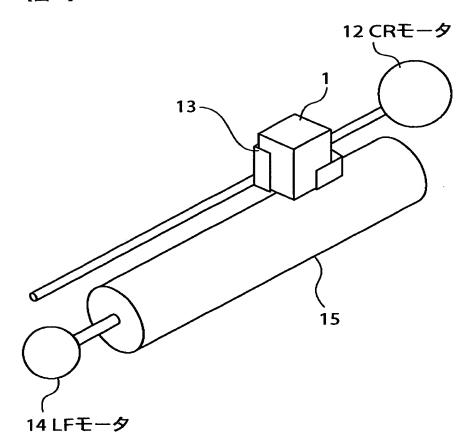
- 1 記録ヘッド
- 2 ヘッド接続部
- 4 装置本体
- 5 コントローラ
- 8 演算制御部
- 16 スキャナユニット
- 18 センサ
- 21 画像処理IC

【書類名】 図面

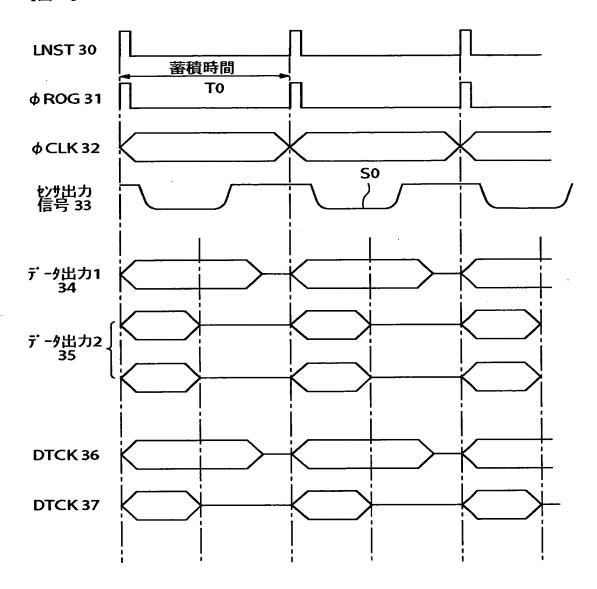
【図1】



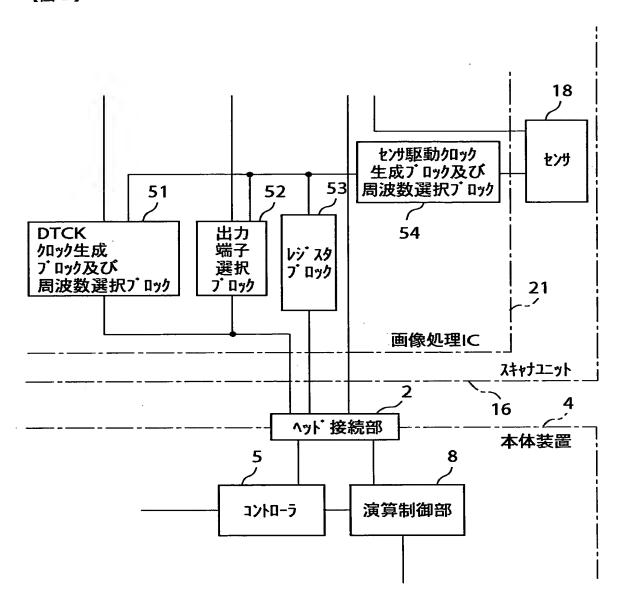
【図2】



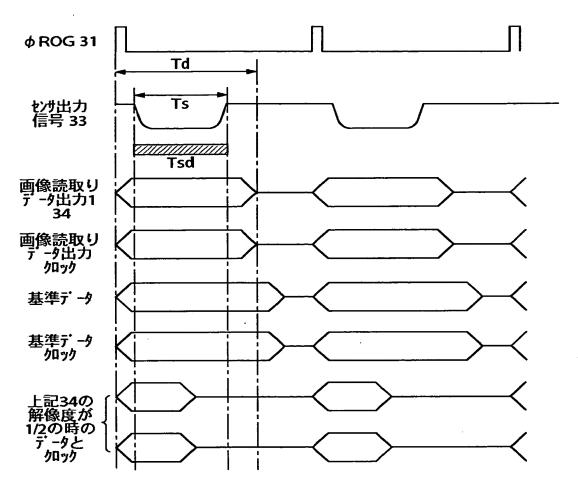
【図3】



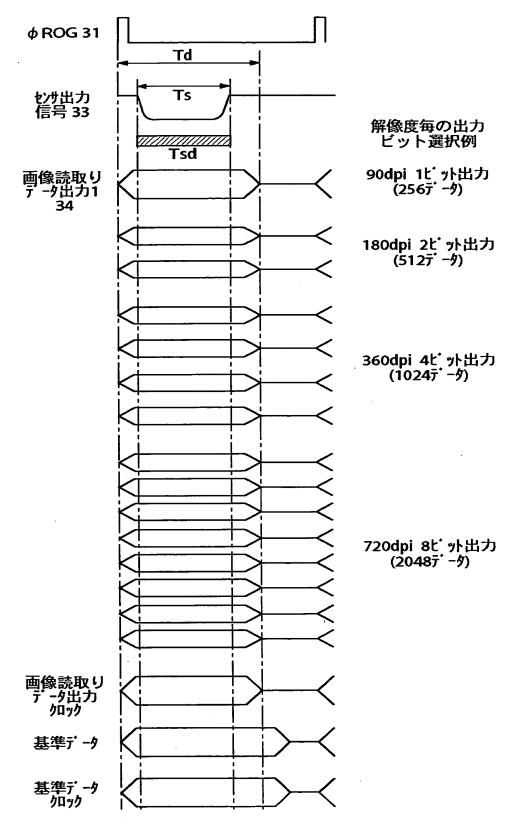
【図4】



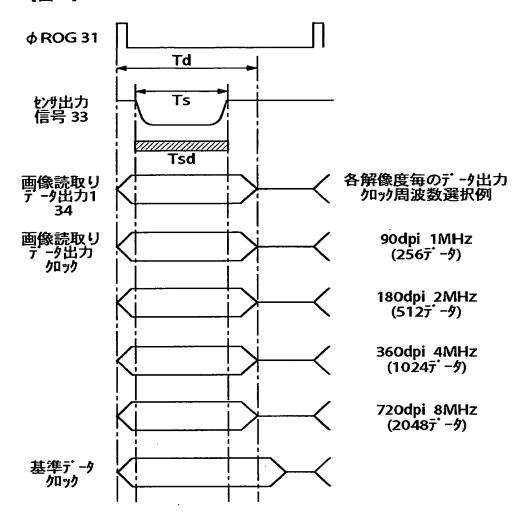




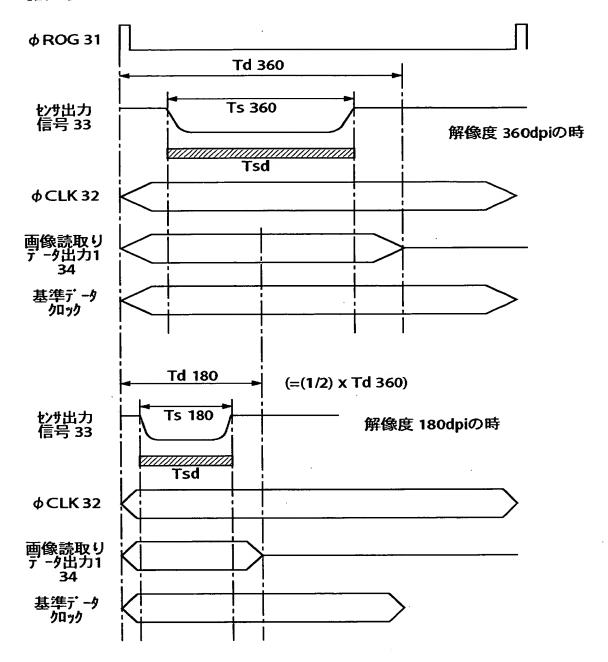




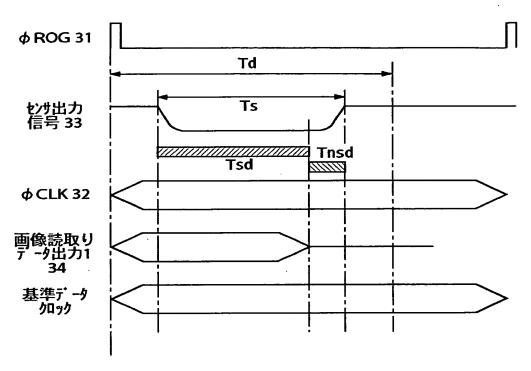
【図7】











【書類名】 要約書

【要約】

【課題】 アナログ信号の有効部分に重畳するデジタル信号処理系のノイズ を相殺して高精度な画像の読み取りを行う画像読取装置を提供する。

【解決手段】 画像読取装置では、基準データ取得時にも、センサ出力信号 3 3 に対して、ディジタル系のデータおよびデータクロック系の固定ノイズを重 畳させてしまい、画像読取データ出力時に固定データを相殺したデータ出力とす る。このとき、解像度によっては、画像読取データ数と基準データ取得時のデータ数と大きく異なる場合が生じ、基準データ取得時のダミークロック出力タイミングと画像読取時のデータ出力タイミングとが合わなくなってしまうことをなく すために、データ出力端子の端子数の選択を行うことで、基準データ取得時のクロック出力タイミングと、画像読取時のデータおよびクロックの出力タイミングとを合わせた適切なタイミングを各解像度毎に選択・設定する。

【選択図】 図6

出願人履歴情報

識別番号

[000001007]

1. 変更年月日 1990年 8月30日

[変更理由] 新規登録

住 所 東京都大田区下丸子3丁目30番2号

氏 名 キヤノン株式会社